(3) Japanese Patent Application Laid-Open No. 57-162340 (1982) "METHOD OF ANNEALING SILICON SEMICONDUCTOR"

The following is English translation of an extract from the above-identified document relevant to the present application.

The invention disclosed in this publication is directed to an annealing apparatus by flash irradiation, which includes a sample stage 5 capable of being preheated by means of a heater, for example.

5

(19) 日本国特許庁 (JP)

①特許出願公開

⑩公開特許公報(A)

昭57-162340

f) Int. Cl.³H 01 L 21/324

識別記号

庁内整理番号 6851-5F **多公開** 昭和57年(1982)10月6日

発明の数 1 審査請求 未請求

(全 8 頁)

弱シリコン半導体のアニール方法

20特

顧 昭56--46256

❷出

願 昭56(1981)3月31日

⑩発 明 者 荒井徹治

姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場 内 仍発 明 者 五十嵐龍志

姫路市別所町佐土字春日1194番 地ウシオ電機株式会社播磨工場 内

⑪出 願 人 ウシオ電機株式会社

東京都千代田区大手町2丁目6 番1号朝日東海ビル19階

明 织 土

1. 発明の名称 シリコンギ 導体の アニー ル方法 2. 特許請求の範囲

あらずじめ温度 TA(℃)に弓偏加勢されたシリコン半導体を、悶光放電灯からの悶光照射ですニールするにあたって、シリコン半導体の反射率を戻、悶光のパルス市(½ 波高長)をも(マイクロ砂)、シリコン半導体上における照射強度をE(ジュール/cm²)とした時、もが、できし≤780の範囲であって

 $2.3 \times 10^{-3} t^{6.17} \le \frac{(1-\widetilde{R})E}{14/0-74} \le 3.8 \times 10^{-3} t^{0.38}$

はる関係が維持される条件で3二-ルすることで 特徴とするシリコン半導体の3二-ル方法。 3. 発明の詳細な説明

本発明は、シリコン半鼻体の3二一ル方法(s 関する。

シリエン半導体 4 基 板として、種々のよこ。 LSI等な製作する場合、不純細イオンとしてリン(P)、 ホウソ(B)、にソ(As) 等 な高な ネルギーでイオン打ち込みすることが行りわれる。 この場合、良く知られないるように、シリコン羊 導体に結晶振偏が生するので、このイオン打ち込 地に超換、吹す結晶横偏目復のにめのマニール工 根五分字とする。

従来、この オニール工程では、電気が法としーザービーム法とが知られているが、いづれる実用上問題があく、ごく最近では、電光放電灯による間え思射を利用するととが検討されている。

関え放電灯は周知の如く、一般には、かうス製、特殊はもので透え性セラミック製の対体だれて自有し、問え賜財の致度を大さくすると問え放電灯の原用寿命水番しく経かくなる欠点があるとともに、シリコン手導体が大人のなどがある。これに健血加工されているので、アシリコン手導体上における照射発展しためるだりでは、必ずしも良いはマニールは実行できない。例えば、ドーピンア効率4少が以上のマニールを開え放電灯の 野村のみで実行しようとすると実際にはずりの 国難したもなう。 上記理日から、マニ・ルでかの昇温エネルギー 一五全部間光放电灯からの間光明射によることを 避け、あらかじめなる温度まで 予備加勢しておい で比較的悶光明射の残房が小さく で済むような予 備加勢方式(サーマルマシスト法)を併用し、東 に、シリコン半導体の反射率も考慮したうえで悶 光明射の残房上定めた方が良い。

とこうで、反射率介 五角するシリコン手導体に、ポルス市(支液高長)も(マイクロ秒)の開充でシリコン半導体上における照射強度E(ジュール/cm²)を与えると、シリコン半導体の放血の上昇温度は、パルス中がおっよそ50マイクロ秒以上では、近似的に次式で与えられる。

$$2.3 \times 10^{-3} t^{0.27} \le \frac{(1 \sim \tilde{R}) \cdot E}{1410 - TA} \le 3.8 \times 10^{-3} t^{0.28}$$

rd 分間係が維持される条件でマニールすることにある。

以下回面と参照しながら本発明の実施例と説明する。

第1回日本発明に使用るる問先放電行の説明団であって、1日一村の電極2日対体バルアであって、7-7長Lは40mmバルナ内径口目8mm、外後は10mmの寸注を有する直響状のものを示す。この問先放電行3を、第2回に云すように、平面Si内に与本、平面S2内に4本、合計9本が手ドリ状に登壊して配置され、この9をの開光放電行群によって、約50mm×40mmの関光面光源が形成されるように配置する。そして、平面ミラー4を、平面S2に近接しに平面S3内に配置し、ヒークー等で分約10mm (=H)難問で配置して、全体をアールザとして横承する。

第2回のマニール押において、シリコン半導

TN- TA = Q·(/-戻)·E·ヒゥ(2) グダマキえて良い・そして电に、 太(2)を変形してなるな、 b を b'と置き替えると。

$$(/-\widehat{R}) \cdot E = (T_{H} - T_{A}) \cdot \alpha' \cdot t^{b'} \cdots 3$$

$$\frac{(1-\widetilde{R})\cdot E}{TH-TA}=\alpha'\cdot t^{b'}-\cdots-(4)$$

として良い。

本発明日依ろ観らずら、予働加勢温度、反射率、10° L ス市、照射エネルギー等の要因立方慮したウスでドーピンで効率が45%以上で、良好はシリコンギ導体の異二ール方法互提供することを目的として好されたものであって、その耐微に割されたシリコンギ導体を問え設置ですらの関先の別れてマニール引かにおにって、シリコンギ導体の反射率丘穴、間光のパルス中(立波高長)をもくてイクロ秒)、シリコンギ導体上における照射強度にデュール/cm²)とした時、しがでの全た金で80の範囲であって、

様のウェハー 6日、試料台上に配置されることにいるが、ウェハー上における 賜射強度を(ジュール/om²)及びパルス巾で(2/20秒)日、闘先放電灯に然緒される電気入り及び電気回路条件な変えることによって、種々の値を選択でき、アニール実験に供しにウェハーは、結晶複編の深さが大体の2/Mへ10/m、ウェハーの厚みは、300/m~650/mのものをサンプルとしている。

- 0' = 38×10⁻³, b' = 0.28 な決定した。又、反射率 * 〒 は、次式も(5)で定義している。

こうにおいて、入口渡長、R (A) は 入にあける 反射率産、 I(A) は入 における 関先の 致度である。

以下. 個々のマニール卑騙の代表的例 五説 明33。

(1)とりも加速エネルギー50 kcVで・5×10¹⁵個/cm, 打ち込んで、反射率戻 が0.45のウェハーを550°C に予備加勢しておき。このウェハーを、しゃ50、F=15.6 の間光で照射しに場合。ドーピンケ効率が40%とはり、マニール不足 が生ずる。国様に、しが50以下、その他予備加勢の温度、与えるFE資えに実験でもドーピンア効率が更にドがり、アニール不足が見られる。

(D)リン知加速エネルギー 50 KV で、2×10⁵個/om²打ち止人に、反射率アグの46のウェハーを350°C に干備かり終しておさ、このウェハーを モ=70、E=20,0の問えで照射した場合、トーピ

ウェハーの「ソリ」もはく、良好日3二一ルが得られる。

(1)上記(ハ)と同じウェハーな、予編加勢 300°C とし、七二780、E=29の関先で照射すると、ド ーピンア効率70%で「ソリ」も はく, 良好な ア ニールとはる・

(f)りンを加速エネルキー50 ke Vで、5×10 ¹⁹個/cm² 打ち込んに、反射率戻がの5 のウェハーを 子織加勢500°Cとし、セニノ000、Fニ33の開光 で賜別しに場合、ウェハーが変砂し、後工程で不良×日、てしまう。

(1)と1を加速エネルギー100ke Vで、1×10¹個/cmi 打り止んら、反射率アがの39のウエハーを、あらかじか500¹Cドラ備加恕しておき、ヒニ150、E=18の開光で照射すると、ドーピンで幸平が90%とはり、非常に良いてニールができる。

ぶネケリを加速エネルギー30 ke V ご 5×10¹⁵ 個/cm² 打り近んだ、良射率 R が 0.5 のウェルーを、予備如約 500°C とし、 t = 400、 E = 27の閃 えて照射 すると、 ドーピング効率は 75% と以る

ング針率は90%である(マニール良好)。

(ハ)上記(ロ)と同じウェハーを、予備加勢 500C. セ=70、F=122 の間まで賜材 すると、ドーピン で効率は50%であり、十分実用に供しつるものが、 得られる

(二) オウリな 加速エネルギー 50 Ke Vで、 5 x 10 ¹⁵ 個/cm² 打り込んに、反射率瓦がの4/のウエハーを 600°C ド子偏加熱しておき、このウエハーを t=400、 E=30 内間光で賜射すると、ウエハー 人表面が 路触しての1~0.3μmの 凹凸が 生じ、表面が 路触しての1~0.3μmの 凹凸が 生じ、表面フラックも発生する(マニール不良)。

(本)ヒリ五加速エネルデー100KCVで 2×10¹⁵個/cm²打り止んで、反射率アが0.39のウエハー 五、子属加約400℃として、 t=150、E=13.5の 関えて昭射33と、ドーセンア効率は42% と於い(マニール不及)。

(ハ)リン丘加速エネルギー50keVで5×10¹⁶個/cm=打5 込んで、反射率 Rがの46のウェハーを、予備加熱540°C とし、 t= 780、 E=3 95の間光 ア照射33と、ドーピン7 効率 が100% たら連し、

(7=-儿良好)。

およの代教的例及び他の多くの享襲から、直線X: 生越える区域では、大棒にあって、凹凸、クラック、「ソリ」、ケザみ等の不良がみられ、直線X: に満たない区域では、ドーセング効率で45%に満たず、とが70へ780の範囲で、XiとXi との間の区域であるは、ドーピング効率も分が以上でかり、物理的は変形もはく、良好なマニールが追放される。

本発明は以上の説明からも理解されるように、人才ン打ち込み級の手馬(外三)コンのマーールを引きない。て関先放電打からの関先照射を利用するものであるが、サマールアシスト 法を併用し、予備如熟温度、ウェハーの反射率、関先のドルス中、賜射エネルギー等 な者處したうえで、ドーピング列率が45%以上でしゃも良好はマールが建成される新規はマーールを決な提供するものでより、パルス巾(→波高長)で(マイクロ秒)が70~980によいて、

2.3 × 10-3 to 27 & (1-R)-E = 3.8 × 10-3 to 28

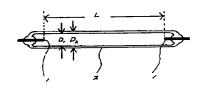
付え条件を維持することによるものである。 4.团面の簡单山熱明

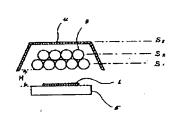
矛1回は、本発明(:使用 d る間先放電灯の一 例の説明団、オ2団は、本発明に原用するてニー しけか一例の支部の艇略の説明団、牙3団は、デ - 7の説用団であって、1は、1月の見極、2は 封格だれず、3は悶光放電灯、4は反射ミラー、 5日試料台、6日ウェハーをまで示す。

> 特許太險人 ウシオ電機株式伝示

図面の浄書(内容に変更なし)

塞 Ø





(自発)

昭和56年 5 月22日

出顧人

特许广艮官 島田春村 殷

1. 事件の表示

順第 46256 号 昭和 56 年 特許

2 発明の名称

シリコン羊導体のマニール方法

3. 補正をする者

事件との関係 特許

T100 住所 東京都千代田区大手町2丁目6番1号

朝日東海ビル19階

ウンオ電機株式会社

代表者 本 下 幹 湯 湯

4. 横正により増加する参明の数 なし

5補正の対象

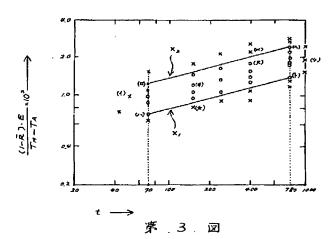
(1) 明知馨

(2) 🖾

6. 補正の内容

(1) 別紙の通り訂正します

(2) 別紙の通り浮奪でた四面を提出します。



(訂正)明細書

1. 発明の名称

シリコン半導体のアニール方法

2. 特許請求の範囲

あらかじめ温度 T_A (C) に予備加熱されたシリコン半導体を、関光放電灯からの関光照射で $T=-\nu$ するにあたって、シリコン半導体の反射率を \widetilde{R} 、関光のパルス巾($\frac{1}{2}$ 波高長)を ι (マイクロ秒)、シリコン半導体上における照射強度をE(ジュール/cld)とした時、 ι が、 $70 \le \iota \le 780$ の範囲であって、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1-\Re) E}{1410-T_A} \le 3.8 \times 10^{-3} t^{0.28}$

なる関係が維持される条件でアニールすることを 特徴とするシリコン半導体のアニール方法。

3. 発明の詳細な説明

本発明は、シリコン半導体のアニール方法に関する。

シリコン半導体を基板として、種々のIC・ LSI等を製作する場合、不純物イオンとしてリン(P)、ホウン(B)、ヒン(As)等を高エネ

上記理由から、アニールための昇温エネルギーを全部閃光放電灯からの閃光照射によることを避け、あらかじめある温度まで予備加熱しておいて比較的閃光照射の強度が小さくて済むような予備加熱方式(サーマルアシスト法)を併用し、更に、シリコン半導体の反射率も考慮したうえで閃光照射の強度を定めた方が良い。

ととろで、反射率 R を有するシリコン半導体に、バルス巾(½ 放高長) ((マイクロ秒) の閃光でシリコン半導体上における照射強度 E (ジュール/ cd) を与えると、シリコン半導体の表面の上昇温度は、バルス巾がおおよそ50マイクロ秒以上では、近似的に次式で与えられる。

 $T.(C) = a \cdot (I-\widetilde{R}) \cdot E \cdot b \cdot \dots (I)$ 式(I) にかいて、a はその物質の特定の晶度にかける、熱伝導率、密度、比熱等で定する定数、 $(I-\widetilde{R}) \cdot E$ は、その物質に吸収された単位面積当りのエネルギーである。したがって、 $T=-\mu B$ 度の上限値を T_M 、予備加熱された温度を T_A とすると、閃光照射にごって昇温してやれば良い温度差

ルギーでイオン打ち込みすることが行なわれる。 との場合、良く知られているように、シリコン 半準体に結晶相偏が生せるので、とのイオン打ち

半導体に結晶損傷が生ずるので、とのイオン打ち込み工程後、必ず結晶損傷回復のためのブニール 工程を必要とする。

従来、このアニール工程では、電気炉法とレーザービーム法とが知られているが、いずれも実用上問題が多く、ごく最近では、閃光放電灯による 閃光照射を利用することが検討されている。

関光放電灯は周知の如く、一般には、ガラス製 特殊なもので透光性セラミック製の対体バル放 で成光で変光性をラック製の対象と関光を の使用寿命が著しく短表のながあるくするといるがあるとなった。 が変更加工されているのではながけるとなたが を変をできない。例えば、ドーピが効率45 多以 のアニールを関光放電灯の困難をともなり。

b+

 $(1 - \widetilde{R}) \cdot E = (T_M - T_A) \cdot a' \cdot t^{b'}$ (3)

$$\frac{(1-\widehat{R}) \cdot E}{T_M - T_A} = a' \cdot e^{b'} \qquad (4)$$

本発明は係る観点から、予備加熱温度、反射率、パルス巾、照射エネルギー等の要因を考慮したりっえてドービング効率が45多以上であられるといりつと、シール方法を提供するとなりのであるとは、からの温度 T_A (じからの関係なってものであって、「一般のです」とした時、の対象をは、なりコン半導体を関がない。「一般のです」とした時、はが70 \leq t \leq 780 の範囲であって

特開昭57-162340(6)

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1-R) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$ なる関係が維持される条件でアニールするととにある。

以下図面を参照しながら本発明の実施例を説明する。

第2図のアニール炉において、シリコン半導体 のウエハー6は、試料台上に配置されることにな

式(5)で定義している。

$$\widetilde{R} = \frac{\int R(\lambda) \cdot I(\lambda) d\lambda}{\int I(\lambda) d\lambda} \dots (5)$$

ことにおいて、人は彼長、R(A)は人における 反射率、[(A)は人における閃光の強度である。 (第3別・数号(の以下) 以下、個々のアニール実験の代表的例を説明す る。

るが、ウェハー上における照射強度 E (シュールノロ)及びパルス巾 t (マイクロ 秒)は、 関光放 電灯に保給される電気入力及び電気回路条件を変えることによって、 また予備加熱温度 T_A (C) は に ーターの温度を変えることによって、 種々の値を 環状でき、 アニール実験に供したウェハーは、 結晶損傷の深さが大体0.2 μm~1.0 μm、 ウェハーの厚みは、 300 μm~650 μm のものをサンブルとして いる。

- (1)上記向と同じウェハーを、予備加熱 500℃、 t = 70、 E = 122 の関光で照射すると、ド ーピング効率は50%であり、十分実用に供し 5るものが得られる。
- (二)ホウンを加速エネルギー50KeVで、5×10¹⁵個/d打ち込んだ、反射率 Rが 0.41のウェハーを、1=400、E=30の閃光で照射すると、ウエハーの表面が熔融して 0.1 ~ 0.3 μmの凹凸が生じ、表面クラックも発生する(アニール不良)。
- (的ヒンを加速エネルギー 100KeVで 2 × 10¹⁵ 個 / olf 7 ち込んだ、反射電 R が 0.3 9のウェハー を、予備加熱 400℃として、 ← 150 、E = 13.5の閃光で照射すると、ドービング効率は 425と低い(アニール不足)。
- (ハリンを加速エネルギー 50KeV で 5 × 10¹⁸個 / は打ち込んだ、反射率 Rが 0.4 6のウェハーを、予備加熱 540でとし、 c = 780、 E = 395の閃光で照射すると、ドービング効率が 100まにも達し、ウェハーの「ソリ」もなく、

3特際明57-162340(ア)

良好なアニールが得られる。

- (h)上記(Y)と同じウェハーを、予備加熱 300℃と
- し、 t = 780、 E = 29 の閃光で照射すると.
- ドーピンク効率繁備で「ソリ」もなく、乗移
- (f) リンを加速エネルギー 50KeVで、 5 × 19¹⁵ 個 ノ m 打ち込んだ、反射率 R がののウェハーを 予備加熱 500℃とし、 4 = 1,000、 E = 33の 閃光で照射した場合、ウェハーが変形し、後 工程で不良となってしまう。そi? t=1000において は他対験でキウエハーの変形が ヒギタラ 欠点がある。 15
 - (J)ヒソを加速エネルギー100KeVで、1×10¹⁵ 個/ad打ち込んだ、反射率 R が 0.39のウェハ ーを、あらかじめ 500℃ に予備加熱しておき、 t=150、E=18 の閃光で照射すると、ド ーピング効率が90%となり、非常に良いアニ ールができる。
 - (X)ホウソを加速エネルギー50KeVで5×10¹⁵個 / mi打ち込んだ、反射率 R がの ウェハーを 予備加熱 500℃とし、 t = 400、 E = 27の 閃 光で照射すると、ドーピング効率は₹5ヵとな

なる条件を維持することによれるのである。 4. 図面の簡単な説明

第1図は、本発明に使用する閃光放電灯の一例 の説明凶、第2図は、本発明に使用するアニール 炉の一例の要部の概略の説明図、第3図は、デー タの説明図であって、1は、1対の電極、2は封 体パルプ、3は閃光放電灯、4は反射ミラー、5 は試料台、6はウェハーを夫々示す。

特許出顧人

以上の代表的例及び地の多くの実験から、直線 Xzを越える区域では、大体において、凹凸、クラ ック、「ソリ」、ゆがみ等の不良がみられ、直線 X1に満たない区域では、ドーピング効率で45まに 満たず、 1 が 70 ~ 780 の範囲で、X1とX2との凹 の区域であれば、ドーピング効率も45%以上でか つ、物理的な変形もなく、良好なアニールが違成

る(アニール良好)。

される。

本発明は以上の説明からも理解されるように、 イオン打ち込み後の半導体シリコンのアニールを するにあたって閃光放電灯からの閃光照射を利用 するものであるが、サマールアシスト法を併用し、 予備加熱温度、ウエハーの反射率、閃光のパルス 巾、 照射エネルギー等を考慮したうえで、ドーピ ング効率が45%以上でしかも良好なアニールが達 成される新規なアニール方法を提供するものであ り、パルス巾(12波高長) t (マイクロ秒)が70 ~ 780 において、

 $2.3 \times 10^{-3} t^{0.27} \le \frac{(1 - \widetilde{R}) \cdot E}{1410 - T_A} \le 3.8 \times 10^{-3} t^{0.28}$

(自発) 手 続 補

昭和56年6月5日

特許庁長官 島田春樹殿

1. 事件の表示

昭和56年特許顧第46256号

2. 発明の名称

シリコン半導体のアニール方法

3.補正をする者

特許出願人 事件との関係

〒100 住所 東京都千代田区大手町 2 丁目 6 番 1 号

朗日東海ピル19階

ウシオ電機株式会社 大



4.補正によって増加する発明の数

なし

5.補正の対象

(1) 明細書

6. 補正の内容

(1)昭和56年5月20日付発出の(訂正)明細書の が、」とあるのを、「一

特開昭57-162340 (8)

を 600℃に予備加熱しておき、とのタニハーを、」と訂正する。

-210-